

mod		reg			rm		

mod	00		01		10		11
	16Bit	32Bit	16Bit	32Bit	16Bit	32Bit	reg
000	[BX+SI]	[EAX]	[BX+SI+disp8]	[EAX+disp8]	[BX+SI+disp16]	[EAX+disp32]	AL/AX/EAX
001	[BX+DI]	[ECX]	[BX+DI+disp8]	[ECX+disp8]	[BX+DI+disp16]	[ECX+disp32]	CL/CX/ECX
010	[BP+SI]	[EDX]	[BP+SI+disp8]	[EDX+disp8]	[BP+SI+disp16]	[EDX+disp32]	DL/DX/EDX
011	[BP+DI]	[EBX]	[BP+SI+disp8]	[EBX+disp8]	[BP+DI+disp16]	[EBX+disp32]	BL/BX/EBX
100	[SI]	SIB	[SI+disp8]	SIB	[SI+disp16]	SIB	AH/SP/ESP
101	[DI]	[disp32]	[DI+disp8]	[EBP+disp8]	[DI+disp16]	[EBP+disp32]	CH/BP/EBP
110	[disp16]	[ESI]	[BP+disp8]	[ESI+disp8]	[BP+disp16]	[ESI+disp32]	DH/SI/ESI
111	[BX]	[EDI]	[BX+disp8]	[EDI+disp8]	[BX+disp16]	[EDI+disp32]	BH/DI/EDI

scale		index			base		

scale	00		01		10		11	
	index	base	index	base	index	base	index	base
000	[EAX]	[EAX]	[2 x EAX]	[EAX]	[4 x EAX]	[EAX]	[8 x EAX]	[EAX]
001	[ECX]	[ECX]	[2 x ECX]	[ECX]	[4 x ECX]	[ECX]	[8 x ECX]	[ECX]
010	[EDX]	[EDX]	[2 x EDX]	[EDX]	[4 x EDX]	[EDX]	[8 x EDX]	[EDX]
011	[EBX]	[EBX]	[2 x EBX]	[EBX]	[4 x EBX]	[EBX]	[8 x EBX]	[EBX]
100	none	[ESP]	none	[ESP]	none	[ESP]	none	[ESP]
101	[EBP]	[*]	[2 x EBP]	[*]	[4 x EBP]	[*]	[8 x EBP]	[*]
110	[ESI]	[ESI]	[2 x ESI]	[ESI]	[4 x ESI]	[ESI]	[8 x ESI]	[ESI]
111	[EDI]	[EDI]	[2 x EDI]	[EDI]	[4 x EDI]	[EDI]	[8 x EDI]	[EDI]